

# Espacenet

# Bibliographic data: JP 2004126728 (A)

### **ELECTRONIC EQUIPMENT**

**Publication date:** 

2004-04-22

Inventor(s):

HASEBE HIROYUKI ±

Applicant(s):

NEC CORP ±

Classification:

international;European;

G06F1/18; (IPC1-7): G06F1/18

Application number:

JP20020286601 20020930

Priority number(s):

JP20020286601 20020930

Also published as:

· JF 3719432 (B2)

#### Abstract of JP 2004126728 (A)

PROBLEM TO BE SOLVED: To provide electronic equipment whose whole part can be made compact and thin.; SOLUTION: This electronic equipment is provided with a main substrate 16 equipped with an information processing circuit, a display part 6 having a substrate 22 for display for executing a display function and an operating part 7 having a substrate 28 for an operation for executing an operating function. Then, the substrate 22 for display is electrically connected through the substrate 26 for an operation to the main substrate 16.; COPYRIGHT: (C)2004, JPO

Last updated: 04,04,2011 Worldwide Database 5,7,20; 93p #2×mgmasu

植食物植物 经验

matricum interiti angramo pini mentitati minana ny transferia mana

(\* 1498 31 jan

114/19

Warte B

many management of the contraction of the contracti

(19) **日本国特許庁(JP)** 

# (12) 公開特許公報(A)

(11)特許出願公開番号

特開2004-126728 (P2004-126728A)

(43) 公開日 平成16年4月22日(2004.4.22)

(51) Int.C1.7

 $\mathbf{F}$  1

テーマコード (参考)

GO6F 1/18

GO6F 1/00 320F GO6F 1/00 320A

審査請求 有 請求項の数 10 OL (全 9 頁)

(21) 出願番号 (22) 出願日 特願2002-286601 (P2002-286601) 平成14年9月30日 (2002.9.30) (71) 出願人 000004237

日本電気株式会社

東京都港区芝五丁目7番1号

(74) 代理人 100088328

弁理士 金田 暢之

(74) 代理人 100106297

弁理士 伊藤 克博

(74) 代理人 100106138

弁理士 石橋 政幸

(72) 発明者 長谷部 浩幸

東京都大田区大森本町一丁目6番1号 エヌイーシーカスタムテクニカ株式会社内

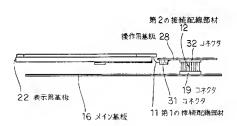
(54) 【発明の名称】電子機器

## (57)【要約】

【課題】電子機器全体の小型化および薄型化を図る。

【解決手段】情報処理回路が設けられたメイン基板16 と、表示機能を行うための表示用基板22を有する表示 部6と、操作機能を行うための操作用基板28を有する 操作部7とを構える。そして、表示用基板22は、操作 用基板28を介してメイン基板16に電気的に接続される。

【選択図】 図6



30

40

50

### 【特許請求の範囲】

#### 【請求項1】

情報処理回路が設けられたメイン基板と、

第1の機能を行うための第1のサブ基板を有する第1の機能部と、

第2の機能を行うための第2のサプ基板を有する第2の機能部とを備え、

前記第1のサプ基板は、前記第2のサプ基板を介して前記メイン基板に電気的に接続されている電子機器。

#### 【請求項2】

前記第1のサブ基板と前記第2のサブ基板を電気的に接続する第1の接続配線部材と、

前記第2のサブ基板と前記メイン基板を電気的に接続する第2の接続配線部材とを備える請求項1に記載の電子機器。

### 【請求項3】

前記第1のサブ基板を有し、精報を表示する表示部と、

前記第2のサプ基板を有し、操作釦群が配設された操作部とを備える請求項1または2に記載の電子機器。

#### 【請求項4】

前記第1のサプ基板および前記第2のサプ基板は、主面が、前記メイン基板の主面と対向されてやれぞれ配設されている請求項1ないし8のいずれか1項に記載の電子機器。

## 【請求項5】

前記第1のサブ基板および前記第2のサブ基板は、前記メイン基板の主面の一方側にそれ 20 ぞれ配設されている請求項1ないし4のいずれか1項に記載の電子機器。

#### 【請求項6】

前記第1のサプ基板と第2のサプ基板は、主面が互いに重ならない位置にそれぞれ配設されている請求項1ないし5のいずれか1項に記載の電子機器。

#### 【請求項7】

前記メイン基板、前記第1および第2のサブ基板の厚み方向には、他のサブ基板が存在しない請求項1ないし6のいずれか1項に記載の電子機器。

#### 【請求項8】

前記表示部は、表示板と、前記表示板に積層されて設けられたタッチパネルとを有する請求項3に記載の電子機器。

## 【請求項9】

前記第2のサブ基板は、一側端側が、前記第1の接続配線部材を介して前記第1のサブ基板に電気的に接続され、前記一側端に直交する他側端が、前記第2の接続配線部材を介して前記メイン基板に電気的に接続されている請求項2ないし8のいずれか1項に記載の電子機器。

## 【請求項10】

前記第1のサプ基板および前記第2のサプ基板は、前記メイン基板の主面のほぼ投影面積内に配置されている請求項1ないし9のいずれか1項に記載の電子機器。

## 【発明の詳細な説明】

#### [0001]

【発明の属する技術分野】

本発明は、精報を表示する表示部と、この表示部の表示内容等を操作するための操作部とを備える電子機器に関する。

## [0002]

#### 【従来の技術】

従来、例えば、POS(POint Of Sale)端末、PDA(Personal Data Assistant)等の携帯型の情報処理端末として用いられる電子機器が知られている。

## [0003]

この種の電子機器は、一般に、各種情報処理を行う情報処理部と、この情報処理部による

20

30

40

50

処理情報等を表示する表示部と、情報処理部を操作するための操作釦群が配設された操作部とを備えている。

[0004]

従来の電子機器としては、基板上で、液晶表示パネルおよびキー入力部のタッチ電極が、 LSIチップにされぜれ電気的に接続された構成が開示されている(特許文献1参照)。

[0005]

また、従来の他の電子機器としては、液晶表示装置およびキーボード部が、フレキシブルリードを介して配線基板にそれぞれ電気的に接続された構成が開示されている(特許文献2参照)。

[0006]

一般に、このような従来の電子機器が備える情報処理部は、精報処理回路が設けられたメイン基板を有している。表示部は、各種情報を表示する表示板と、この表示板が設けられた表示用基板とを有している。操作部は、複数の操作釦と、これら操作釦によって押込み操作されるスイッチ素子と、これら操作釦およびスイッチ素子が配設された操作用基板とを有している。

[0007]

また、従来の電子機器は、メイン基板と表示用基板を電気的に接続するための第1の接続配線部材と、メイン基板と操作用基板を電気的に接続するための第2の接続配線部材とを構えている。これら第1および第2の接続配線部材としては、例えば、可 性を有するフレキシブル・プリンテッド・サーキット(FPC)やフレキシブル・フラット・ケーブル(FFC)等が用いられている。

[0008]

そして、従来の電子機器では、メイン基板、表示用基板および操作用基板上に、第1 および第2の接続配線部材を接続するためのコネクタがそれぞれ設けられており、各基板を跨いで取り回された各接続配線部材が、各コネクタに め込まれることで、メイン基板と、表示用基板および操作用基板とがそれぞれ電気的に接続されている。

[0009]

【特許文献1】

特開昭61-39145号公報(第6図)

【特許文献2】

実開昭62-46955号公報(第4図)

[0010]

【発明が解決しようとする課題】

近年、特に精報処理端末として用いられる電子機器は、機器全体の小型化および薄型化が求められている。

[0011]

ところで、上述したような従来の電子機器では、機器全体のさらなる小型化および薄型化を図るため、 体内に、各メイン基板、表示用基板および操作用基板を互いに近接させて配置させて、 体を極力小さくすることが考えられている。しかしながら、このような従来の電子機器では、 体内の内周壁と、メイン基板の外周部との間に、上述した第1および第2の接続配線部材を通すことが困難になり、各接続配線部材が各基板上の実装部品に干渉するため、各接続配線部材を 体内で取り回すことが非常に困難であった。

[0012]

また、電子機器では、機器全体の大きさに影響を及ぼすメイン基板のさらなる小型化が考えられている。しかしながら、メイン基板の小型化が図られた場合、メイン基板上には、表示用基板上のコネクタに対応する位置に、コネクタを配置することが、各接続配線部材を接続するためのコネクタ等を配置するスペースを確保することが困難になるという問題があった。

[0013]

せこで、本発明は、機器全体の小型化および薄型化を図ることができる電子機器を提供す

20

40

50

ることを目的とする。

[0014]

【課題を解決するための手段】

上述した目的を達成するため、本発明に係る電子機器は、情報処理回路が設けられたメイン基板と、第1の機能を行うための第1のサプ基板を有する第1の機能部と、第2の機能を行うための第2のサプ基板を有する第2の機能部とを構える。そして、第1のサプ基板は、第2のサプ基板を介してメイン基板に電気的に接続される。

[0015]

以上のように構成した本発明に係る電子機器によれば、第1のサブ基板が、第2のサブ基板を介してメイン基板に電気的に接続されることによって、第2のサブ基板とメイン基板とを電気的に接続するためのコネクタを、第1のサブ基板とメイン基板とを電気的に接続するためのコネクタとして共用することが可能になる。すなわち、本発明に係る電子機器によれば、メイン基板に、第1のサブ基板と電気的に接続するためのコネクタ等を配置するスペースを確保する必要がなくなるため、メイン基板の小型化が図られる。したがって、本発明に係る電子機器によれば、機器内部に、メイン基板、第1および第2のサブ基板をコンパクトに配置することが可能になり、機器全体の小型化および薄型化が図られる。

[0016]

なお、本発明において、第1および第2の機能部は、メイン基板の情報処理回路を介して、情報信号のやり取りや電気的接続を行う機能を有している。また、本発明では、第1および第2のサブ基板同士が電気的に接続された構成であっても、情報信号のやり取り等が、メイン基板の情報処理回路を介して行われる。

[0017]

【発明の実施の形態】

以下、本発明の具体的な実施形態について、情報処理端末を図面を参照して説明する。本実施形態の情報処理端末は、例えば、販売店等で在庫管理等の情報処理を行すPOS端末として用いられる電子機器である。

[0018]

図 1 および図 2 に示すように、精報処理端末 1 は、各種精報処理を行う情報処理部 5 と、この情報処理部 5 による処理情報等を表示する表示部 6 と、情報処理部 5 を操作するための操作釦群が配設された操作部 7 と、各種 P C カードが装着されるカードスロット部 8 とを備えている。

[0019]

また、この情報処理端末1は、図3および図4に示すように、表示部6と操作部7とを電気的に接続するための第1の接続配線部材11と、操作部7と情報処理部5とを電気的に接続するための第2の接続配線部材12と、組み合わされて外 をなすー組の上 体13および下 体14とを備えている。

[0020]

情報処理部5は、図示しないが、CPU(Central Processin分 Unit)等の制御素子や各種電子部品が実装された情報処理回路が設けられたメイン基板16を有している。メイン基板16は、いわゆるプリント基板(プリンテッド・サーキット・ボード)が用いられており、外周部が、下 体13の内部に一体に設けられた複数の支持ボス18に、ネジ止めされて固定されている。また、メイン基板16の主面上には、図5あよび図6に示すように、第2の接続配線部材12が電気的に接続されるコネクタ19が、長手方向の一側端に設けられている。

[0021]

表示部 6 は、図 8 および図 4 に示すように、各種情報を表示するLCD(Li9uid CFYStal DiSPlay)等の表示板 2 1 と、この表示板 2 1 が設けられた表示 用基板 2 2 とを有している。

[0022]

表示用基板22は、メイン基板16と同様にプリント基板が用いられており、メイン基板

20

30

40

50

16の大きさより小さく形成されている。表示用基板22は、主面が、メイン基板16の主面に対向されて配置されており、上 体18に設けられた支持ボス(不図示)にネジ止めされて固定されている。

[0023]

また、表示板 2 1 の表示面上には、タッチパネル 2 3 が積層されて設けられている。タッチパネル 2 3 は、表示板 2 1 の表示面全域に、例えばシリコーン樹脂等の透明な弾性材料を介して密着されて設けられている。

[0024]

表示部6は、表示板21に表示されたアイコン等に対応するタッチパネル上の位置をタッチペン(不図示)でペンタッチ操作することによって任意の動作モードを起動させたり、任意の機能を実行させたり、あるいはタッチペンの軌跡を手書きのイメージデータとして入力したり、文字認識してフォントデータとして入力したり、各種の入力処理をタッチパネルに対するペンタッチ操作によって行える入力操作機能を構えている。

[0025]

操作部7は、複数の操作釦26と、これら操作釦26によって押込み操作されるスイッチ素子(不図示)と、これら操作釦26およびスイッチ素子が配設された操作用基板28とを有している。

[0026]

操作用基板 2 8 は、メイン基板 1 6、表示用基板 2 2 と同様にプリント基板が用いられており、メイン基板 1 6 および表示用基板 2 2 の大きさより小さく形成されている。操作用基板 2 8 は、主面が、メイン基板 1 6 の主面に対向され、表示用基板 2 2 の一側端に隣接する位置に配置されており、上 体 1 3 に設けられた支持ボス(不図示)にネジ止めされて固定されている。

[0027]

また、操作用基板28には、図6に示すように、メイン基板16の主面に対向する対向面上に、第1の接続配線部材11が電気的に接続されるコネクタ81が、表示用基板22の一側端に隣接する一側端に位置して設けられている。

[0028]

さらに、操作用基板28には、メイン基板16の主面に対向する対向面上に、コネクタ81が設けられた一側端に直交する他側端に、第2の接続配線部材12が電気的に接続されるコネクタ82が設けられている。すなわち、コネクタ82は、メイン基板16の一側端に設けられたコネクタ19に対向する位置に設けられている。

[0029]

せして、表示用基板 2 2 および操作用基板 2 8 は、メイン基板 1 6 に電気的に接続された 状態で、メイン基板 1 6 の主面のほぼ投影面積内に配置されている。また、これら表示用 基板 2 2 および操作用基板 2 8 は、互いに主面が重ならない位置に、それぞれ配置されて おり、互いに隣接する一側端の間に、隙間が確保されている。

[0030]

カードスロット部8は、例えば、PCMCIA(Personal Computer Memory Card International Association [Architecture])規格のPCカードや、CF(コンパクト・フラッシュ)カードに対応しており、図2に示すように、通信用のPCカード等が着脱自在に装着されるカード装着部35を有している。また、カードスロット部8は、カード装着部35に対してPCカード等を挿脱するための挿脱口36と、この挿脱口36を開閉するための蓋体37とを有している。

[0031]

カード装着部35は、メイン基板16上に設けられており、PCカード等が装着された状態で、蓋体37によって挿脱口36を閉塞することが可能とされるように配置されている。挿脱口36は、カード装着部35に対応して、上 体13の一端部が切り欠かれて形成されている。蓋体37は、電波を透過する材料によって略L字状に形成されており、上

20

40

50

体13の一端部に、回動支軸(不図示)を介して回動可能に支持されている。

[0032]

第1 および第2の接続配線部材11、12は、可 性を有しており、例えば、第1の接続配線部材11としてフレキシブル・プリンテッド・サーキット(FPC)が用いられ、第2の接続配線部材12としてフレキシブル・フラット・ケーブル(FFC)が用いられている。

[0033]

第1の接続配線部材11は、一端が、表示用基板22に電気的に接続されて固定されてあり、他端が、操作用基板28のコネクタ31を介して操作用基板28に電気的に接続されている。

[0034]

第2の接続配線部材12は、一端が、操作用基板28のコネクタ32を介して操作用基板28に電気的に接続されており、他端が、メイン基板16のコネクタ19を介してメイン基板16に電気的に接続されている。この第2の接続配線部材12は、表示用基板22からの信号を、操作用基板28を介してメイン基板16に伝達するために、表示部62情報処理部52の情報信号の入出力用の信号線を有している。なお、必要に応じて、第2の接続配線部材12は、情報処理部52の情報信号の授受を行うために、表示部6および操作部7によって共用される。

[0035]

また、操作用基板 2 8 には、図示しないが、コネクタ 3 1 とコネクタ 3 2 を電気的に接続するための第 3 の接続配線部材が設けられてもよい。この構成が採られた場合、第 3 の接続配線部材は、操作部 7 によって使用されることなく、表示用基板 2 2 とメイン基板 1 6 とで情報信号の授受を行うための専用配線として用いられており、既存のアーキテクチャを極力変更する必要がないため好ましい。

[0036]

上 体13には、主面に、各操作釦26が挿通される挿通穴40がそれぞれ設けられている。また、上 体13の主面には、表示部6の表示板21およびタッチパネル23を露出させるための表示窓41が設けられている。

[0037]

下 体14には、底面に、例えばパッテリパック42等の二次電池が装着されるパッテリ 装着部43が設けられている。パッテリ装着部43は、パッテリパック42が挿脱される 挿脱口44と、この挿脱口44を開閉するためのスライド板45とを有している。挿脱口 44は、下 体14の底面部に、外方に開口されて形成されている。

[0038]

また、下 体14の内部には、図示しないが、パッテリ装着部48に隣接する位置に、表示部6のタッチパネル28をペンタッチ操作するためのタッチペンが収納されるペン収納部が設けられている。

[0039]

やして、上 体13 および下 体14 は、組み合わされてネジ止めされて固定されている

[0040]

以上のように構成された情報処理端末1について、使用状態を簡単に説明する。

[0041]

情報処理端末1は、操作部7の操作釦26を押し込み操作することで表示部6の表示内容を操作したり、表示部6に表示された表示内容に対応するタッチパネル23上の任意の位置をタッチペンでペンタッチ操作したりすることにより、各種情報処理が行われる。

[0042]

また、情報処理端末1は、カードスロット部8の蓋体37を開放操作し、挿脱口36から 所望のPCカード等が挿入されてカード装着部35に装着される。そして、カードスロット部8は、カード装着部35にPCカード等が装着された状態で、蓋体37を閉塞操作し て、挿脱口 8 6 が閉じられる。

[0043]

上述したように、精報処理端末1は、表示用基板22が、操作用基板28を介してメイン基板16に電気的に接続されたことによって、操作用基板とメイン基板とを電気的に接続するためのコネクタを、表示用基板とメイン基板とを電気的に接続するためのコネクタとして共用することが可能になる。

[0044]

すなわち、この情報処理端末1によれば、表示用基板22とメイン基板16を接続するためのコネクタを表示用基板22上に設けることで表示用基板22を大型化させることなく、メイン基板16 および表示用基板22の各外周部と、上 体13 および下 体14の各内周部との間隔を詰めるとともに、表示用基板22と操作用基板28との間隔を詰めることが可能になる。したがって、情報処理端末1によれば、上 体13 および下 体14の内部に、メイン基板16、表示用基板22 および操作用基板28をコンパクトに配置することが可能になり、機器全体の小型化および薄型化を図ることができる。

[0045]

なお、上述した実施形態の精報処理端末1は、表示用基板22が、操作用基板28を介してメイン基板16に電気的に接続される構成が採られたが、必要に応じて操作用基板28 が表示用基板22を介してメイン基板16に電気的に接続されるように構成されてもよいことは勿論である。

[0046]

しかしながら、1つの製品で様々な仕様の電子機器を製造する場合、一般に、電子機器の製造工程では、操作用基板を共通部品として用いることが比較的多く、各仕様の電子機器で表示部の表示板のサイズや構成が異なることが多い。したがって、電子機器の製造工程を鑑みて、表示部側よりも比較的汎用性が高い操作部側の操作用基板に、表示用基板と電気的に接続するためのコネクタを配置する構成が好ましい。また、表示部には、仕様が異なる電子機器に使われる表示板等が用いられることが多く、その場合は、表示板等のコネクタの位置やケーブルの長さが、予め標準として決められており各仕様の電子機器に対すせて変更することが非常に困難である。したがって、標準の構成のままでは電子機器に用いることが困難な表示板等を用いることを可能にするためにも、操作用基板が、表示用基板とメイン基板との電気的接続を取り持つ構成が好ましい。

[0047]

【発明の効果】

上述したように本発明に係る電子機器によれば、第1のサブ基板が、第2のサブ基板を介して、情報処理回路が設けられたメイン基板に電気的に接続されることによって、メイン基板の小型化が図られるため、機器内部に、メイン基板、第1および第2のサブ基板をコンパクトに配置することが可能になり、機器全体の小型化および薄型化を図ることができる。

【図面の簡単な説明】

- 【図1】本発明に係る情報処理端末を示す斜視図である。
- 【図2】前記情報処理端末を示す分解斜視図である。
- 【図3】前記情報処理端末を示す平面図である。
- 【図4】前記情報処理端末を示す断面図である。
- 【図5】メイン基板と操作用基板との接続状態を示す断面図である。
- 【図6】メイン基板と表示用基板およひ操作用基板との接続状態を示す側面図である。

【符号の説明】

- 1 精報処理端末
- 5 精報処理部
- 6 表示部
- 7 操作部
- 8 カードスロット部

30

10

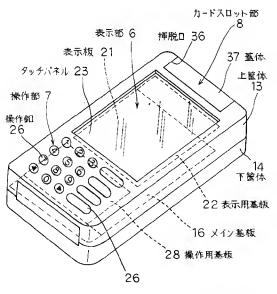
20

40

50

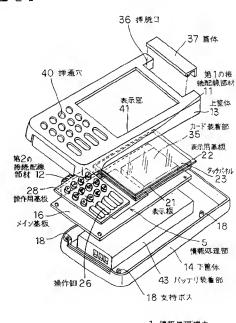
- 11 第1の接続配線部材
- 12 第2の接続配線部材
- 1 3 上 体
- 1 4 下 体
- 16 メイン基板
- 18 支持ポス
- 19 コネクタ
- 2 1 表示板
- 22 表示用基板
- 23 タッチパネル
- 2 6 操作釦
- 28 操作用基板
- 3 1 コネクタ
- 32 コネクタ

【図1】



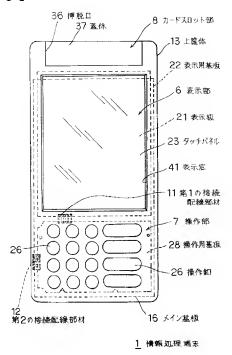
1 情報処理端末

[22]

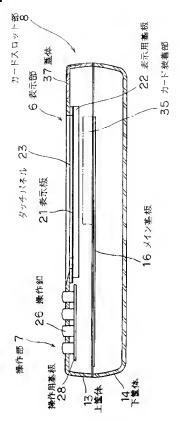


1 情報処理端末

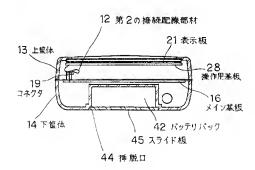
[ 🗵 3 ]



【図4】



【図5】



【図6】

